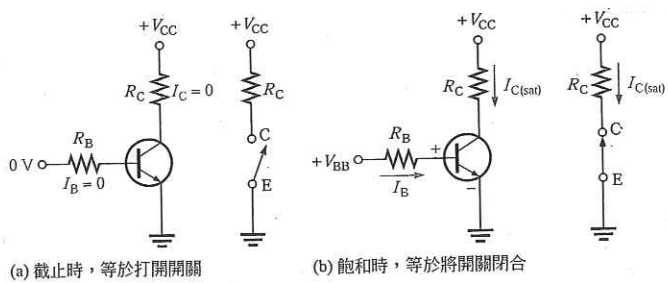


G. 電晶體當作開關

電晶體通常是交替地在截止和飽和區操作。



a. 截止的條件

當基-射極接面非順偏時，即在截止區。

$$V_{CE(Cutoff)} = V_{CC}$$

b. 飽和之條件

當基-射極接面為順偏時，而有足夠之基極電流產生最大集極電流，此時處於飽和狀態。

因此達到飽和所需最小基極電流為

$$I_{B(min)} = I_{C(sat)} / \beta_{DC}$$

I_B 應遠大於 $I_{B(min)}$ ，使電晶體飽和